



## < 概要 >

本IPは、弊社製品のXLPCIEX8専用のPCI Expressバスインターフェイスモジュールです。PCIバスからのコンフィグレーション、メモリの読み書きDMA機能を行います。

## < 特徴 >

- (1) 2.5GHz PCI Express バス動作
- (2) PCI Expressバスからのコンフィグレーション領域への読み書き動作
- (3) PCI Expressバスメモリ領域(32KByte)への読み書きTarget動作
- (4) PCI Expressバスメモリ領域(32KByte)への読み書きDMA動作
- (5) DMA動作終了時、PCI Expressバス割り込み動作
- (6) ユーザ割り込み信号からのPCI Expressバス割り込み動作
- (7) Virtex-5 内部温度、電源電圧(VCCINT,VCCAUX)値のリード
- (8) 32MByteFlashMemoryメモリ領域への読み書き動作

## < 動作FPGAデバイス >

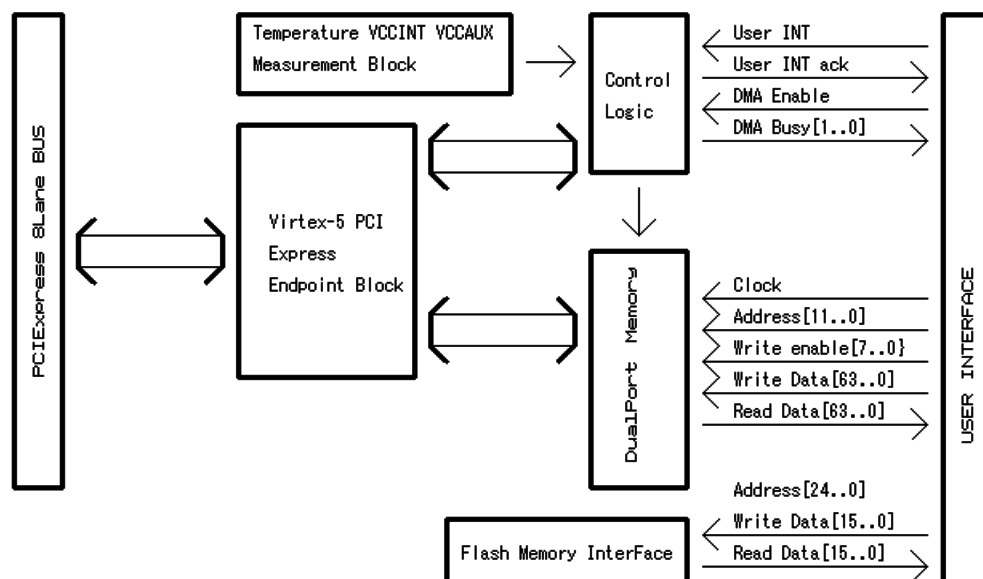
XILINX社製Virtex-5シリーズ XL5VLX30T-2FFG665C、XL5VLX50T-2FFG665C  
XL5VSX35T-2FFG665C、XL5VSX50T-2FFG665C

## < 出荷物 >

- (1) IPネットリストデータ
- (2) IPユーザマニュアル、ドライバAPI仕様書
- (3) Linuxデバイスドライバ(バイナリ)
- (4) 本デバイスドライバを使用したサンプルアプリケーションソフト(ソース付き)

その他、御要望の追加変更機能 或いは PCIバスやLinuxドライバの技術サポートは、有償或いは無償でご対応させていただきます。

使用リソース(本IPを使用したサンプル回路)	
Number of Slice Registers	4550
Number of occupied Slices	2200
Total memory used	504(KB)



PCI Express Interface Block Diagram